

Осипенко Павел Николаевич

Расписание сессии

Ср, 25 дек.	11:55 — 13:30	ЗАЧ Проектирование сверхбольших интегральных схем на стандартных элементах M24-522 МЦСТ
Ср, 25 дек.	14:30 — 16:05	ЗАЧ Архитектура вычислительных ядер современных микропроцессоров M24-522 МЦСТ
Ср, 22 янв.	09:00 — 13:00	ЭКЗ Нейронные сети: задачи и вычисления M24-522 МЦСТ