

Ёхин Михаил Николаевич

Расписание сессии

Вт, 24 дек.	12:45 — 15:15	АТТ Электротехника, электроника и схемотехника (схемотехника) 🗣️ Б22-513 📍 В-215
Ср, 25 дек.	14:30 — 16:05	АТТ Функционально-логическое моделирование и автоматизация проектирования 🗣️ Б21-503 📍 В-215
Ср, 25 дек.	16:15 — 17:50	АТТ Функционально-логическое моделирование и автоматизация проектирования 🗣️ Б21-513, Б21-563 📍 В-215
Чт, 26 дек.	14:30 — 16:05	АТТ Микропроцессорные устройства и системы 🗣️ Б21-513, Б21-563 📍 В-215
Чт, 26 дек.	16:15 — 17:50	АТТ Микропроцессорные устройства и системы 🗣️ Б21-503 📍 В-215
Пн, 13 янв.	09:00 — 13:00	ЭКЗ Функционально-логическое моделирование и автоматизация проектирования 🗣️ Б21-503, Б21-513, Б21-563 📍 В-215
Вт, 21 янв.	09:00 — 13:00	ЭКЗ Электротехника, электроника и схемотехника (схемотехника) 🗣️ Б22-503, Б22-513, Б22-583 📍 В-403
Сб, 25 янв.	09:00 — 13:00	ЭКЗ Микропроцессорные устройства и системы 🗣️ Б21-503, Б21-513, Б21-563 📍 В-215
Пн, 27 янв.	18:00 — 22:00	ЭКЗ Технологии разработки цифровых устройств 🗣️ М23-512, М23-585, М23-В01 📍 В-403