

# Ёхин Михаил Николаевич

## Расписание занятий

### ВТОРНИК

12:45 — 14:20	■ ЛАБ	Микропроцессорные устройства и системы	👥 Б21-513, Б21-563	📍 В-215
17:05 — 18:40	■ ЛАБ	Электротехника, электроника и схемотехника (схемотехника)	📍 Подгруппа 2	👥 Б22-513
18:45 — 20:20	■ ЛАБ	Электротехника, электроника и схемотехника (схемотехника)	📍 Подгруппа 1	👥 Б22-513

### СРЕДА

14:30 — 16:05	■ ЛАБ	Микропроцессорные устройства и системы	📍 Подгруппа 1	👥 Б21-503	📍 В-215
16:15 — 17:50	■ ЛЕК	Функционально-логическое моделирование и автоматизация проектирования	👥 Б21-503, Б21-513, Б21-563	📍 402	
18:45 — 20:20	■ ЛАБ	Микропроцессорные устройства и системы	📍 Подгруппа 2	👥 Б21-503	📍 В-215
20:25 — 22:00	■ ЛЕК	Технологии разработки цифровых устройств	👥 М23-512, М23-585, М23-В01	📍 В-403	

### ЧЕТВЕРГ

14:30 — 16:05	☑ ЛАБ	Функционально-логическое моделирование и автоматизация проектирования	👥 Б21-513, Б21-563	📍 В-215	
	☑ ЛАБ	Микропроцессорные устройства и системы	👥 Б21-513, Б21-563	📍 В-215	
16:15 — 17:50	■ ЛЕК	Микропроцессорные устройства и системы	👥 Б21-503, Б21-513, Б21-563	📍 404	
18:45 — 20:20	☑ ЛАБ	Микропроцессорные устройства и системы	📍 Подгруппа 2	👥 Б21-503	📍 В-215
	☑ ЛАБ	Микропроцессорные устройства и системы	📍 Подгруппа 1	👥 Б21-503	📍 В-215
20:25 — 22:00	☑ ЛАБ	Функционально-логическое моделирование и автоматизация проектирования	📍 Подгруппа 2	👥 Б21-503	📍 В-215
	☑ ЛАБ	Функционально-логическое моделирование и автоматизация проектирования	📍 Подгруппа 1	👥 Б21-503	📍 В-215