

Ёхин Михаил Николаевич

Расписание сессии

Пт, 22 дек.	10:15 — 11:50	АТТ Функционально-логическое моделирование и автоматизация проектирования 👤 Б20-513 📍 В-215
Пт, 22 дек.	11:55 — 13:30	АТТ Микропроцессорные устройства и системы 👤 Б20-503 📍 В-215
Пт, 22 дек.	14:30 — 16:05	АТТ Функционально-логическое моделирование и автоматизация проектирования 👤 Б20-503 📍 В-215
Пт, 22 дек.	16:15 — 17:50	АТТ Микропроцессорные устройства и системы 👤 Б20-525 📍 В-215
Ср, 27 дек.	10:15 — 11:50	АТТ Микропроцессорные устройства и системы 👤 Б20-523 📍 В-215
Ср, 27 дек.	11:55 — 12:40	АТТ Функционально-логическое моделирование и автоматизация проектирования 👤 Б20-523 📍 В-215
Чт, 28 дек.	11:55 — 13:30	АТТ Электротехника, электроника и схемотехника (схемотехника) 👤 Б21-513, Б21-563 📍 А-218
Пт, 19 янв.	09:00 — 13:00	ЭКЗ Функционально-логическое моделирование и автоматизация проектирования 👤 Б20-513, Б20-523 📍 В-215
Сб, 20 янв.	09:00 — 13:00	ЭКЗ Функционально-логическое моделирование и автоматизация проектирования 👤 Б20-503 📍 В-215
Пн, 22 янв.	18:00 — 22:00	ЭКЗ Технологии разработки цифровых устройств 👤 М22-512, М22-В01 📍 В-411
Вт, 23 янв.	09:00 — 13:00	ЭКЗ Микропроцессорные устройства и системы 👤 Б20-523, Б20-525 📍 В-215
Ср, 24 янв.	09:00 — 13:00	ЭКЗ Электротехника, электроника и схемотехника (схемотехника) 👤 Б21-503, Б21-513, Б21-563 📍 В-403
Чт, 25 янв.	09:00 — 13:00	ЭКЗ Микропроцессорные устройства и системы 👤 Б20-503, Б20-513 📍 В-215