

Шурыгин Виктор Александрович

Расписание занятий

СРЕДА

12:45 — 14:20	■ ЛЕК Интерфейсы и внешние устройства компьютерных систем 🗺️ Б21-503, Б21-513, Б21-563 📍 Т-108
18:45 — 22:00	■ ЛАБ Организация научных исследований (программное обеспечение вычислительных систем) (06.09.2023 — 18.10.2023) 🗺️ Б19-В02, Б20-В71 📍 А-218

ЧЕТВЕРГ

09:20 — 11:00	<input checked="" type="checkbox"/> ЛЕК Архитектура высокопроизводительных микропроцессоров и вычислительных систем 🗺️ М22-522 📍 МЦСТ <input checked="" type="checkbox"/> ЛАБ Архитектура высокопроизводительных микропроцессоров и вычислительных систем 🗺️ М22-522 📍 МЦСТ
11:05 — 12:40	<input checked="" type="checkbox"/> ЛЕК Коммуникационные технологии вычислительных сетей 🗺️ М22-522 📍 МЦСТ <input checked="" type="checkbox"/> ЛАБ Коммуникационные технологии вычислительных сетей 🗺️ М22-522 📍 МЦСТ
15:20 — 17:00	■ АУД Производственная практика (научно-исследовательская работа) 🗺️ М22-522 📍 МЦСТ
17:05 — 18:40	■ ЛАБ Гибридные суперкомпьютерные технологии ⓘ Подгруппа 1 🗺️ М22-512 📍 В-210а
18:45 — 22:00	■ ЛЕК Интерфейсы и внешние устройства компьютерных систем (02.11.2023 — 21.12.2023) 🗺️ Б21-В02, Б21-В71 📍 В-411

ПЯТНИЦА

18:45 — 22:00	■ ЛАБ Организация научных исследований (аппаратное обеспечение вычислительных систем) (01.09.2023 — 13.10.2023) 🗺️ Б19-В02, Б20-В71 📍 А-218
---------------	--

СУББОТА

12:45 — 14:20	■ ЛАБ Криптографические методы защиты информации 🗺️ М22-В01, М23-512, М23-В01 📍 В-215
---------------	---