

Ёхин Михаил Николаевич

Расписание занятий

ВТОРНИК

11:55 — 13:30	■ ЛЕК	Функционально-логическое моделирование и автоматизация проектирования	👥 Б19-503, Б19-513	📍 В-403
14:30 — 16:05	■ ПР	Электротехника, электроника и схемотехника (схемотехника)	👥 Б20-523	📍 В-417
16:15 — 17:50	■ ЛАБ	Электротехника, электроника и схемотехника (схемотехника)	👥 Б20-523	📍 В-215

СРЕДА

08:30 — 10:05	☑ ЛАБ	Микропроцессорные устройства и системы	⚠ Подгруппа 1	👥 Б19-503	📍 В-215
	☑ ЛАБ	Микропроцессорные устройства и системы	⚠ Подгруппа 2	👥 Б19-503	📍 В-215
10:15 — 11:50	☑ ЛАБ	Функционально-логическое моделирование и автоматизация проектирования	⚠ Подгруппа 1	👥 Б19-503	📍 В-215
	☑ ЛАБ	Функционально-логическое моделирование и автоматизация проектирования	⚠ Подгруппа 2	👥 Б19-503	📍 В-215
14:30 — 16:05	■ ЛЕК	Микропроцессорные устройства и системы	👥 Б19-503, Б19-513, Б19-525	📍 Т-107	

ЧЕТВЕРГ

12:45 — 14:20	■ ЛАБ	Микропроцессорные устройства и системы	⚠ Подгруппа 2	👥 Б19-503	📍 В-215
16:15 — 17:50	☑ ЛАБ	Микропроцессорные устройства и системы	👥 Б19-513	📍 В-215	

ПЯТНИЦА

08:30 — 10:05	☑ ЛАБ	Функционально-логическое моделирование и автоматизация проектирования	👥 Б19-513	📍 В-215	
10:15 — 11:50	■ ЛАБ	Микропроцессорные устройства и системы	👥 Б19-513	📍 В-215	
14:30 — 16:05	■ ЛАБ	Микропроцессорные устройства и системы	⚠ Подгруппа 1	👥 Б19-503	📍 В-215
18:45 — 20:20	■ ЛЕК	Технологии разработки цифровых устройств (02.09.2022 — 16.09.2022)	👥 М21-512, М21-522, М21-585	📍 Б-217	
	■ ЛЕК	Технологии разработки цифровых устройств (23.09.2022 — 16.12.2022)	👥 М21-512, М21-522, М21-585	📍 Б-214	