




















Ёхин Михаил Николаевич Расписание сессии

Вт, 25 дек.	12:00 — 15:00	АТТ Микропроцессорные устройства и системы  Подгруппа 2  Б15-502  В-215
Ср, 26 дек.	09:00 — 12:00	АТТ Микропроцессорные устройства и системы  Подгруппа 1  Б15-502  В-215
Ср, 26 дек.	12:00 — 15:00	АТТ Электротехника, электроника и схемотехника (схемотехника)  Б16-513  В-215
Чт, 27 дек.	12:00 — 15:00	ЗАЧ Учебная (получение первичных умений и навыков научно-исследовательской деятельности) практика  Подгруппа 1  Б15-502  В-204б
Чт, 27 дек.	18:00 — 21:00	АТТ Микропроцессорные устройства и системы  Б16-В71  В-215
Вт, 15 янв.	18:00 — 22:00	ЭКЗ Микропроцессорные устройства и системы  Б16-В71, Б16-В74, Б16-В75  404
Ср, 16 янв.	09:00 — 13:00	ЭКЗ Электротехника, электроника и схемотехника (схемотехника)  Б16-503, Б16-513  В-411
Чт, 17 янв.	09:00 — 13:00	ЭКЗ Микропроцессорные устройства и системы  Б15-502  В-415