

## Расписание занятий в аудитории Д-418

### ЧЕТВЕРГ

08:30 — 10:05	<ul style="list-style-type: none"> <li>■ ПР Телекоммуникационные системы и сети (27.10.2016 — 15.12.2016) M15-405 (A03-27M) Шалтаева Ю.Р.</li> <li>▣ ЛЕК Телекоммуникационные системы и сети (01.09.2016 — 13.10.2016) M15-405 (A03-27M) Шалтаева Ю.Р.</li> <li>▣ ПР Телекоммуникационные системы и сети (08.09.2016 — 20.10.2016) M15-405 (A03-27M) Шалтаева Ю.Р.</li> </ul>
10:15 — 11:50	<ul style="list-style-type: none"> <li>▣ ПР Телекоммуникационные системы и сети M15-405 (A03-27M) Шалтаева Ю.Р.</li> </ul>
12:45 — 16:05	<ul style="list-style-type: none"> <li>▣ ЛАБ Технология интегральных микросхем 4 зан. Подгруппа 1 C13-403 (A07-09) Веселов Д.С.</li> <li>▣ ЛАБ Технология интегральных микросхем 4 зан. Подгруппа 2 C13-403 (A07-09) Веселов Д.С.</li> <li>▣ ЛАБ Технология интегральных микросхем 4 зан. Подгруппа 1 C13-404 (A07-11) Веселов Д.С.</li> <li>▣ ЛАБ Технология интегральных микросхем 4 зан. Подгруппа 2 C13-404 (A07-11) Веселов Д.С.</li> </ul>
18:45 — 20:20	<ul style="list-style-type: none"> <li>▣ ЛАБ Теоретические основы технологии интегральных микросхем B14-B77 (B05-27) Воронов Ю.А.</li> </ul>