

Расписание занятий в аудитории В-215

ПОНЕДЕЛЬНИК

10:15 — 11:50	<input checked="" type="checkbox"/> ЛАБ Защита информации Подгруппа 1 Б21-503 Шурыгин В.А. <input checked="" type="checkbox"/> ЛАБ Защита информации Подгруппа 2 Б21-503 Шурыгин В.А.
12:45 — 14:20	<input checked="" type="checkbox"/> ЛАБ Криптографические методы защиты информации Подгруппа 1 С21-712 Шурыгин В.А. <input checked="" type="checkbox"/> ЛАБ Криптографические методы защиты информации С21-702 Шурыгин В.А.
14:30 — 16:05	<input checked="" type="checkbox"/> ЛАБ Криптографические методы защиты информации Подгруппа 2 С21-712, С21-762 Шурыгин В.А.
16:15 — 18:40	<input checked="" type="checkbox"/> ЛАБ Организация ЭВМ и систем Подгруппа 2 Б21-503 Новиков Г.Г., Ядыкин И.М.

ВТОРНИК

10:15 — 11:50	<input checked="" type="checkbox"/> ЛАБ Криптографические методы защиты информации С20-703 Шурыгин В.А.
12:45 — 14:20	<input checked="" type="checkbox"/> ЛАБ Теория автоматов Подгруппа 2 Б22-513 Ядыкин И.М. <input checked="" type="checkbox"/> ЛАБ Теория автоматов Подгруппа 1 Б22-513 Ядыкин И.М.
14:30 — 16:05	<input checked="" type="checkbox"/> ЛАБ Программирование (алгоритмы и структуры данных) Подгруппа 1 Б23-516 Шевченко Н.А.
20:25 — 22:00	<input checked="" type="checkbox"/> ЛАБ Схемотехническая база цифровых устройств Подгруппа 2 М23-502, М23-В01 Ядыкин И.М.

СРЕДА

09:20 — 11:50	<input checked="" type="checkbox"/> ЛАБ Организация ЭВМ и систем Подгруппа 1 Б21-503 Новиков Г.Г., Ядыкин И.М.
14:30 — 16:05	<input checked="" type="checkbox"/> ЛАБ Защита информации Б21-513, Б21-563, С21-501 Шурыгин В.А.
17:05 — 18:40	<input checked="" type="checkbox"/> ЛАБ Схемотехническая база цифровых устройств М23-512 Ядыкин И.М.
20:25 — 22:00	<input checked="" type="checkbox"/> ЛАБ Электротехника, электроника и схемотехника (схемотехника) Подгруппа 2 Б21-В02 Ядыкин И.М., Новиков Г.Г. <input checked="" type="checkbox"/> ЛАБ Электротехника, электроника и схемотехника (схемотехника) Подгруппа 1 Б21-В02 Ядыкин И.М., Новиков Г.Г.

ЧЕТВЕРГ

12:45 — 14:20	<input checked="" type="checkbox"/> ЛАБ Теория автоматов Подгруппа 1 Б22-503 Ядыкин И.М. <input checked="" type="checkbox"/> ЛАБ Теория автоматов Подгруппа 2 Б22-503 Ядыкин И.М.
16:15 — 18:40	<input checked="" type="checkbox"/> ЛАБ Организация ЭВМ и систем Б21-513, Б21-563 Ёхин М.Н.
20:25 — 22:00	<input checked="" type="checkbox"/> ЛАБ Функционально-логическое моделирование и автоматизация проектирования Подгруппа 2 Б20-В02, Б21-В71 Ёхин М.Н. <input checked="" type="checkbox"/> ЛАБ Электротехника, электроника и схемотехника (схемотехника) Б22-В71 Новиков Г.Г., Ядыкин И.М.

ПЯТНИЦА

17:05 — 18:40	<input checked="" type="checkbox"/> ЛАБ Схемотехническая база цифровых устройств Подгруппа 1 М23-502 Ядыкин И.М.
20:25 — 22:00	<input checked="" type="checkbox"/> ЛАБ Функционально-логическое моделирование и автоматизация проектирования Подгруппа 1 Б20-В02 Ёхин М.Н.

СУББОТА

11:05 — 12:40	<input checked="" type="checkbox"/> ЛАБ Синтез цифровых схем Подгруппа 1 М23-512 Скитев А.А.
12:45 — 14:20	<input checked="" type="checkbox"/> ЛЕК Синтез цифровых схем М23-512 Скитев А.А. <input checked="" type="checkbox"/> ПР Синтез цифровых схем М23-512 Скитев А.А.
14:30 — 16:05	<input checked="" type="checkbox"/> ЛАБ Синтез цифровых схем Подгруппа 2 М23-512 Скитев А.А.