

МЦСТ. Расписание сессии

Вт, 27 дек.	10:15 — 11:50	ЗАЧ Проектирование сверхбольших интегральных схем на стандартных элементах M22-522 Чугунков И.В.
Вт, 27 дек.	11:55 — 13:30	ЗАЧ Логическая верификация аппаратуры M22-522 Чугунков И.В.
Вт, 27 дек.	14:30 — 16:05	АТТ Нейронные сети: задачи и вычисления M22-522 Чугунков И.В.
Вт, 27 дек.	16:15 — 17:50	ЗАЧ Архитектура вычислительных ядер современных микропроцессоров M22-522 Чугунков И.В.