

Расписание занятий в аудитории В-215

ПОНЕДЕЛЬНИК

12:45 — 14:20	<input checked="" type="checkbox"/> ЛАБ Криптографические методы защиты информации  Подгруппа 1  С17-710, С18-702  Шурыгин В.А.
14:30 — 16:05	<input checked="" type="checkbox"/> ЛАБ Криптографические методы защиты информации  Подгруппа 1  С18-712  Шурыгин В.А.
18:45 — 20:20	<input checked="" type="checkbox"/> ЛЕК Основы проектирования микропроцессорных систем (22.02.2021 — 29.03.2021)  М19-Ш05  Ёхин М.Н.
20:25 — 22:00	<input checked="" type="checkbox"/> ПР Основы проектирования микропроцессорных систем (22.02.2021 — 29.03.2021)  М19-Ш05  Скитев А.А.

ВТОРНИК

18:45 — 20:20	<input checked="" type="checkbox"/> ЛАБ Электротехника, электроника и схемотехника (схемотехника)  Подгруппа 2  Б19-В71  Ядыкин И.М., Чугунков И.В. <input checked="" type="checkbox"/> ЛАБ Электротехника, электроника и схемотехника (схемотехника)  Подгруппа 1  Б19-В71  Новиков Г.Г.
---------------	--

СРЕДА

10:15 — 11:50	<input checked="" type="checkbox"/> ЛАБ Современные платежные системы и их безопасность  С16-762, С17-710  Чугунков И.В. <input checked="" type="checkbox"/> ЛАБ Современные платежные системы и их безопасность  С16-702  Чугунков И.В.
11:55 — 13:30	<input checked="" type="checkbox"/> ЛАБ Защита информации  С18-501  Адамова А.А., Шурыгин В.А.
18:45 — 20:20	<input checked="" type="checkbox"/> ЛАБ Функционально-логическое моделирование и автоматизация проектирования  Подгруппа 1  Б17-В02, Б18-В71  Ёхин М.Н.
20:25 — 22:00	<input checked="" type="checkbox"/> ЛАБ Функционально-логическое моделирование и автоматизация проектирования  Подгруппа 2  Б18-В71  Ёхин М.Н.

ЧЕТВЕРГ

10:15 — 11:50	<input checked="" type="checkbox"/> ЛАБ Организация ЭВМ и систем  Подгруппа 1  Б18-503  Приходченко В.В., Ядыкин И.М.
11:55 — 13:30	<input checked="" type="checkbox"/> ЛАБ Организация ЭВМ и систем  Подгруппа 2  Б18-503  Новиков Г.Г.
14:30 — 16:05	<input checked="" type="checkbox"/> ЛАБ Организация ЭВМ и систем  Б18-513  Ядыкин И.М., Новиков Г.Г.
16:15 — 17:50	<input checked="" type="checkbox"/> ЛАБ Защита информации  Б18-513  Шурыгин В.А.
18:45 — 20:20	<input checked="" type="checkbox"/> ЛАБ Электротехника, электроника и схемотехника (схемотехника)  Подгруппа 1  Б18-В02  Новиков Г.Г. <input checked="" type="checkbox"/> ЛАБ Электротехника, электроника и схемотехника (схемотехника)  Подгруппа 2  Б18-В02  Чугунков И.В., Ядыкин И.М.

ПЯТНИЦА

13:35 — 15:15	<input checked="" type="checkbox"/> ЛЕК Основы проектирования микропроцессорных систем (12.02.2021 — 19.02.2021)  М19-Ш05  Ёхин М.Н.
15:20 — 17:00	<input checked="" type="checkbox"/> ПР Основы проектирования микропроцессорных систем (12.02.2021 — 19.02.2021)  М19-Ш05  Скитев А.А.
17:05 — 18:40	<input checked="" type="checkbox"/> ЛАБ Схемотехническая база цифровых устройств  Подгруппа 1  М20-512  Ядыкин И.М.
18:45 — 20:20	<input checked="" type="checkbox"/> ПР Схемотехническая база цифровых устройств  М20-512  Ядыкин И.М.
20:25 — 22:00	<input checked="" type="checkbox"/> ЛАБ Схемотехническая база цифровых устройств  Подгруппа 2  М20-512  Скитев А.А.